S

PCT

EP

国際調査報告

(社8条、法施行規則第40、41条) [PCT18条、PCT規則43、44]

出願人又は代理人 の書類記号 3197033349	971	今後の手続きについては、		告の送付通知様式(PCT/ISA/220) を参照すること。
国際出願番号 PCT/JP98/050	0 2	国際出願日 (日.月.年) 06.11.	9 8	優先日 (日.月.年) 06.11.97
出願人(氏名又は名称) 株式会社 日立覧	製作所			
国際調査機関が作成したこの写しは国際事務局にも	の国際調査	査報告を法施行規則第41条 る。	(PCT18\$	(4) の規定に従い出願人に送付する。
この国際調査報告は、全部・	で3	ページである。		
□ この調査報告に引用され	れた先行打	支術文献の写しも添付されて	いる。	
1. 国際調査報告の基礎 a. 言語は、下記に示すり □ この国際調査機関	場合を除く に提出さ	くほか、この国際出願がされ れた国際出願の翻訳文に基・	たものに基っ づき国際調査	づき国際調査を行った。 を行った。
□□この国際出願に含	まれる書	面による配列表		己列表に基づき国際調査を行った。
		れたフレキシブルディスクし		
		関に提出された書面による 関に提出されたフレキシブ/		トス能和主
	書面によ			示の範囲を超える事項を含まない旨の陳述
	· に記載し	た配列とフレキシブルディン	スクによる配え	列表に記録した配列が同一である旨の陳述
2.	8の調査が	「できない(第1欄参照)。		
3.	て如してい	、る(第Ⅱ欄参照)。		
4. 発明の名称は	区 出解	頃人が提出したものを承認す	る。	•
	□ 次に	ニ示すように国際調査機関が	作成した。	·
5. 要約は	区 出願	[人が提出したものを承認す	る。	
	国際	欄に示されているように、 調査機関が作成した。出願 際調査機関に意見を提出す	人は、この国	47条(PCT規則38.2(b))の規定により 際調査報告の発送の日から1カ月以内にこ る。
6. 要約書とともに公表され		5 (22 = 1 2, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1,		
ガ 凶とする,		i人が示したとおりである。 i人は図を示さなかった。		
		人は凶を示さなかった。 は発明の特徴を一層よく表	1 71.7	
		ns元切の何以で一個よく衣	している。	·

国際調査報告

A. 発明の属する分野の分類(国際特許分類(IPC))		
Int. Cl G06F 12/10	G06K 17/00	
G06F 12/06 G06F 13/14		
. G00F 13/14		
B. 調査を行った分野		
調査を行った最小限資料(国際特許分類(IPC))		-
Int. C1 G06F 12/10	G06K 17/00	
G 0 6 F 1 2 / 0 6	G06F 3/08	
G06F 13/14		
最小限資料以外の資料で調査を行った分野に含まれるもの		
日本国実用新案公報 1922年-1996		
日本国公開実用新案公報 1971年-1999		
日本国登録実用新案公報 1994年-1999		
日本国実用新案登録公報 1996年-1999	年	
国際調査で使用した電子データベース(データベースの名称	、調査に使用した用語)	
·		
C. 関連すると認められる文献		
引用文献の		関連する
カテゴリー* 引用文献名 及び一部の箇所が関連する	ときは、その関連する箇所の表示	請求の範囲の番号
X JP, 61-253559, A (日	本電気株式会社),11.11	1, 5, 6
月. 1986 (11. 11. 86)	(ファミリなし)	1, 0, 0
Y		2 - 4,
		$1 \ 3 - 1 \ 7$
A		$7 - 1 \ 2$
		7 – 1 2
	,	
	-	
X C欄の続きにも文献が列挙されている。	□ パテントファミリーに関する別線	/r. →. ↔ 07
O M 2747 C 10 O X INV 2714 C 4 0 C V 13 3		供を参照。
* 引用文献のカテゴリー	の日の後に公表された文献	•
「A」特に関連のある文献ではなく、一般的技術水準を示す	「T」国際出願日又は優先日後に公表さ	
もの「FI国際出版日前の出版されば休然でもでは、国際出版日	て出願と矛盾するものではなく、	発明の原理又は理
「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの	論の理解のために引用するもの	****
「L」優先権主張に疑義を提起する文献又は他の文献の発行	「X」特に関連のある文献であって、当 の新規性又は進歩性がないと考え	
日若しくは他の特別な理由を確立するために引用する	「Y」特に関連のある文献であって、当	該文献と他の1以
文献 (理由を付す)	上の文献との、当業者にとって自	明である組合せに
「〇」口頭による開示、使用、展示等に言及する文献	よって進歩性がないと考えられる	
「P」国際出願日前で、かつ優先権の主張の基礎となる出願	「&」同一パテントファミリー文献	
国際調査を完了した日	国際調査報告の発送日	
19.01.99	国際嗣貨報告の発送日 02.02.5	99
		
国際調査機関の名称及びあて先	特許庁審査官(権限のある職員)	5B 9643
日本国特許庁(ISA/JP)	金田 利規	,
郵便番号100-8915	Grand III Co. Co. Co.	
東京都千代田区霞が関三丁目4番3号	電話番号 03-3581-1101	内線 3545



C(続き). 関連すると認められる文献 引用文献の 関連する カテゴリー* 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示 請求の範囲の番号 X JP, 5-67000, A (日本電気アイシーマイコンシステム株 1, 5, 6 式会社), 19.3月.1993 (19.03.93) (ファミリ Y 2 - 4, 13 - 17Α 7 - 12Y JP,8-95943,A(株式会社日立製作所),12.4月.1996(12.04.96)(ファミリなし) 2 - 4, 13 - 17Α 1, 5-12JP, 5-20197, A (株式会社日立製作所), 29. 1月. 1993 (29. 01. 93) & US, 5440708, A Α 1 - 17

PATENT COOPERATION TREATY

	From the INTERNATIONAL BUREAU
PCT	То:
NOTIFICATION OF ELECTION (PCT Rule 61.2)	United States Patent and Trademark Office (Box PCT) Crystal Plaza 2 Washington, DC 20231 ÉTATS-UNIS D'AMÉRIQUE
Date of mailing: 20 May 1999 (20.05.99)	in its capacity as elected Office
International application No.: PCT/JP98/05002	Applicant's or agent's file reference: 319703334971
International filing date: 06 November 1998 (06.11.98)	Priority date: 06 November 1997 (06.11.97)
Applicant: TODA, Makoto et al	
The designated Office is hereby notified of its election made in the demand filed with the International preliminar Of January 19 in a notice effecting later election filed with the International preliminar.	y Examining Authority on: 199 (06.01.99)
2. The election X was was not made before the expiration of 19 months from the priority of Rule 32.2(b).	date or, where Rule 32 applies, within the time limit under
	Authorized officer:
The International Bureau of WIPO 34, chemin des Colombettes	Additionable Officer.

Form PCT/IB/331 (July 1992)

Facsimile No.: (41-22) 740.14.35

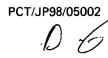
1211 Geneva 20, Switzerland

J. Zahra

Telephone No.: (41-22) 338.83.38

Copy for the Elected Office (EO/US)

PATENT COOPERATION TREATY



PCT

NOTIFICATION OF THE RECORDING OF A CHANGE

(PCT Rule 92bis.1 and Administrative Instructions, Section 422)

Oate of mailing (day/month/year)
05 July 1999 (05.07.99)

Applicant's or agent's file reference

319703334971

SAKUTA, Yasuo Hitachi, Ltd. 5-1, Marunouchi 1-chome Chiyoda-ku Tokyo 100-8220 JAPON

IMPORTANT NOTIFICATION

From the INTERNATIONAL BUREAU

1			
International application No. PCT/JP98/05002		ling date (day/month/ye mber 1998 (06.11.	
The following indications appeared on record concerning: the applicant	the agent	the commo	on representative
Name and Address OGAWA, Katsuo	Sta	te of Nationality	State of Residence
Hitachi, Ĺtd. 5-1, Marunouchi 1-chome Chiyoda-ku	Tel	ephone No. 03 3212 1111	
Tokyo 100-8220 Japan	Fac	osimile No. 03 3214 3116	
	Tel	eprinter No.	
2. The International Bureau hereby notifies the applicant that th	following chan	ge has been recorded	concerning:
X the person the name the addr		the nationality	the residence
Name and Address SAKUTA, Yasuo	Sta	te of Nationality	State of Residence
Hitachi, Ltd. 5-1, Marunouchi 1-chome	Tel	ephone No.	
Chiyoda-ku		03 3212 1111	
Tokyo 100-8220 Japan	Fac	osimile No. 03 3214 3116	
	Tel	eprinter No.	
3. Further observations, if necessary:			
4. A copy of this notification has been sent to:			
X the receiving Office		the designated Offices	
the International Searching Authority X the International Preliminary Examining Authority		other:	ncerned
The International Bureau of WIPO	Authorized offic	er	

Facsimile No.: (41-22) 740.14.35

34, chemin des Colombettes

1211 Geneva 20, Switzerland

Susumu Kubo

Telephone No.: (41-22) 338.83.38

特許協力条約

今後の手続きについては、国際予備審査報告の送付通知(様式PCT/

PCT

国際予備審査報告

REC'D 1 2 NOV 1999
WIPO PCT

(法第12条、法施行規則第56条) [PCT36条及びPCT規則70]

出願人又は代理人

の書類記号 319703334971	I PEA/4	16)を参照すること。
国際出願番号 PCT/JP98/05002	国際出願日 (日.月.年) 06.11.98	優先日 (日.月.年) 06.11.97
国際特許分類 (IPC) Int. Cl ⁶	G06F 12/10 G06F 1 G06F 12/06 G06K 1	3/14
出願人(氏名又は名称) 株式会社日立製作所		
1. 国際予備審査機関が作成したこの[国際予備審査報告を法施行規則第57条(P(CT36条)の規定に従い送付する。
2. この国際予備審査報告は、この表紀	紙を含めて全部で 3 ペーシ	ジからなる。
区 この国際予備審査報告には、『 査機関に対してした訂正を含む (PCT規則70.16及びPCT この附属書類は、全部で		ま礎とされた及び∕又はこの国際予備審 すされている。
3. この国際予備審査報告は、次の内容	容を含む。	
I X 国際予備審査報告の基礎		
Ⅱ □ 優先権		
Ⅲ Ⅲ 新規性、進歩性又は産業	:上の利用可能性についての国際予備審査報	告の不作成
IV 第明の単一性の欠如		
V X PCT35条(2)に規定で の文献及び説明	する新規性、進歩性又は産業上の利用可能性	生についての見解、それを裏付けるため
VI ある種の引用文献		
VI 国際出願の不備		
Ⅷ ■ 国際出願に対する意見		
_		
·		

国際予備審査報告

国際出願番号 PCT/JP98/05002

I. 国際予備審査報	報告の基礎		
	こ提出された差し替え用紙は		れた。(法第6条(PCT14条)の規定に基づく命令に おいて「出願時」とし、本報告書には孫付しない。
出願時の国際	際出願書類		
X 明細書 明細書 明細書	第 <u>1-14</u> 第 <u></u> 第	ページ、 ページ、 ページ、	出願時に提出されたもの 国際予備審査の請求書と共に提出されたもの 付の書簡と共に提出されたもの
区 請求の範囲 請求の範囲 請求の範囲 請求の範囲	第		出願時に提出されたもの PCT19条の規定に基づき補正されたもの 国際予備審査の請求書と共に提出されたもの 18.06.99 付の書簡と共に提出されたもの
X 図面 図面 図面	第 <u>1-7</u> 第	ページ/図、 ページ/図、 ページ/図、	出願時に提出されたもの 国際予備審査の請求書と共に提出されたもの 付の書簡と共に提出されたもの
明細書の配列	列表の部分 第 列表の部分 第 列表の部分 第	ページ、 ページ、 ページ、	出願時に提出されたもの 国際予備審査の請求書と共に提出されたもの 付の書簡と共に提出されたもの
2. 上記の出願書類	類の言語は、下記に示す場合	を除くほか、こ	の国際出願の言語である。
□ 国際調査	下記の言語である Eのために提出されたPCT規 見則48.3(b)にいう国際公開の 指審査のために提出されたPC	見則23.1(b)にい 言語	う翻訳文の言語
3. この国際出願に	は、ヌクレオチド又はアミノ	酸配列を含んで	おり、次の配列表に基づき国際予備審査報告を行った。
この国際 出願後に 出願後に 出願後に 書の促出 書面によ	提出した書面による配列表が があった	・シブルディスク は調査)機関に抵 は調査)機関に抵 は出願時における	
4. 補正により、 明細書 請求の範囲 図面	下記の書類が削除された。 第 第 図面の第	項	ジ/図
れるので、		として作成した	が出願時における開示の範囲を越えてされたものと認めら。(PCT規則70.2(c) この補正を含む差し替え用紙は上告に添付する。)
			·

国際予備審査報告

国際出願番号 PCT/JP98/05002

13

v.	新規性 文献及	、進歩性又は産業上の利用可能性につい び説明	ての法第129	条(PCT35条(2)) に定める見解、	それを裏付ける
1.	見解			:	
	新規性((N)	請求の範囲 請求の範囲	1 - 3 9	
	進歩性((IS)	請求の範囲 請求の範囲	$\begin{array}{cccccccccccccccccccccccccccccccccccc$	
	産業上の	利用可能性 (IA)	請求の範囲	1 - 3 9	有

請求の範囲

2. 文献及び説明 (PCT規則70.7)

請求の範囲1, 5, 6, 22-24, 26, 30, 31について 請求の範囲1,5,6,22-24,26,30,31は、国際調査報告で引用された文献1(JP,61-253559,A(日本電気株式会社),11.11月. 1986 (11.11.86)) と、国際調査報告で引用された文献2 (JP, 5-67000, A (日本電気アイシーマイコンシステム株式会社), 19.3月. 93 (19.03.93)) とにより進歩性を有しない。文献1と文献2のいずれにも、TLBのエントリに外部デバイスのアクセスタイミングを規定する情報を記憶 し、この情報に基づいて外部デバイスのアクセス制御を行う技術が教示されている。

請求の範囲2-4, 13-17, 25, 27-29, 32, 33について 請求の範囲2-4, 13-17, 25, 27-29, 32, 33は、文献1と、文献2と、国際調査報告で引用された文献3(JP, 8-95943, A(株式会社日立製作所), 12.4月.1996(12.04.96))とにより進歩性を有しない。文献3には、アドレス空間を分割して、分割されたアドレス空間にPCMCIAインターフェースを有するデバイスを割り当て、分割されたアドレス空間ごとにアクセスタイミングやバス幅を設定する周知技術が教示されている。文献1や文献2により数字でもなり報告された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示された関係により表示されている。文献2により表示された関係により表示されている。文献2により表示された関係により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2により表示されている。文献2によりますない。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりますないる。文献2によりないる。文献2によりますないる。文献2によりまするないる。文献2によりまする。文献2によりまするないる。文献2によりまするないる。文本文表述るないる。文献2によりないる。文献2によりまするないる。文献2によりないる。文献2によりないる。文献2によりないる。文献2によりないる。文献2によりないる。文献2によりないる。文献2によりないる。文献2によりないる。文献2によりないる。文献2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2によりないる。文述2に り教示された外部デバイスのアクセス制御の技術に、文献3により教示された周知技 術を適用することは、当業者にとって容易である。

請求の範囲7-12,34-39について第1のアドレスをアドレス変換手段によって第2のアドレスに変換するか否かに応 じて、出力する外部デバイス制御情報を選択する点は、国際調査報告で引用した各文 献に記載されていない。

請求の範囲18-21について

第1の外部デバイス制御情報を記憶するアドレス変換バッファとは別に第2の外部 デバイス制御情報を記憶するレジスタを備え、第1の外部デバイス制御情報と第2の外部デバイス制御情報の何れかを選択して出力する点は、国際調査報告で引用した各 文献に記載されていない。

前記アドレス変換手段は、前記外部デバイスを制御するための外部デバイス制御情報を前記第1のアドレス或いは前記第2のアドレスの少なくともどちらか一方に対応付けて記憶させており、

前記第1のアドレスが前記アドレス変換手段へ入力された際、前記第 1のアドレス或いは前記第1のアドレスを基に変換された前記第2のアドレスに基づき、前記アドレス変換手段は前記外部デバイス制御情報を前記アドレス出力手段へと出力し、

前記アドレス出力手段は、前記外部デバイス制御情報を前記外部デバイスへと出力することを特徴とする前記データ処理装置。

- 10 1 6. 前記外部デバイス制御情報は、前記 PCMCIA インタフェースを有するデバイスのアクセスタイミング、メモリ属性或いはバス幅の内の少なくとも1つを規定する情報であることを特徴とする請求の範囲 1 5 記載のデータ処理装置。
- 1 7. 前記 CPU と前記外部デバイスのうちの PCMCIA インタフェースとが 同一の半導体基板上に形成されていることを特徴とする請求の範囲 1 5 又は 1 6 記載のデータ処理装置。
 - 18. (追加)第1のアドレスを出力する CPUと、

前記第1のアドレスを入力して前記第1のアドレスを第2のアドレス へと変換して、前記第2のアドレスを出力するアドレス変換手段と、

20 前記第2のアドレスを入力して前記第2のアドレスを外部デバイスに 出力する外部バス制御手段とを有するデータ処理装置であって、

前記アドレス変換手段は、アドレス変換バッファとレジスタと選択手 段とを有しており、

前記アドレス変換バッファは、前記第1のアドレス或いは前記第2の 25 アドレスの何れかに対応付けて前記外部デバイスを制御するための第1 の外部デバイス制御情報を記憶しており、 前記レジスタは、第2の外部デバイス制御情報を有しており、

前記選択手段は、前記第1の外部デバイス制御情報か前記第2の外部 デバイス制御情報かの何れかを選択して、前記外部バス制御手段に出力 することを特徴とするデータ処理装置。

5 19. (追加)前記外部デバイスは、PCMCIAインタフェースを有するデバイスであり、

前記第1の外部デバイス制御情報と前記第2の外部デバイス制御情報とは、前記外部デバイスのアクセスタイミング、メモリ属性或いはバス幅の内の少なくとも1つを規定する情報であることを特徴とする請求の範囲18記載のデータ処理装置。

20 (追加) 前記第1の選択手段は、前記アドレス変換バッファを使用 しないとき、前記レジスタに格納された前記第2の外部デバイス制御情 報を前記外部バス制御手段に出力することを特徴とする請求の範囲18 又は19記載のデータ処理装置。

15 21 (追加)前記アドレス変換手段は、更に、前記第1のアドレスを受けるアドレスデコーダを有し、

前記第1の選択手段は、前記アドレスデコーダのデコード結果に基づき、前記第1の外部デバイス制御情報と前記第2の外部デバイス制御情報との何れかを選択して前記外部バス制御手段に出力することを特徴とする請求の範囲18又は19記載のデータ処理装置。

22 (追加)仮想アドレスを出力する CPUと、

10

20

前記仮想アドレスを入力し、前記仮想アドレスを物理アドレスへと変換し前記物理アドレスを出力する第1のアドレス変換手段と第2のアドレス変換手段と、

25 前記物理アドレスを入力し、外部デバイスに出力する外部バス制御手 段とを有するデータ処理装置であって、

前記第1のアドレス変換手段と前記第2のアドレス変換手段とは、前 記第1のアドレス或いは前記第2のアドレスの何れかに対応付けて、前 記外部デバイスを制御するための外部デバイス制御情報を記憶しており、

前記第1のアドレス変換手段と前記第2のアドレス変換手段とから出力される前記外部デバイス制御情報の何れかを選択して前記外部バス制御手段に出力する選択手段とを具備していることを特徴とするデータ処理装置。

5

23 (追加)前記第1のアドレス変換手段は命令用アドレス変換バッファを有し、前記第2のアドレス変換手段はデータ用アドレス変換バッファを有していることを特徴とする請求の範囲22記載のデータ処理装置。24 (追加)前記第1のアドレス変換手段は命令用のアドレス変換バッファを有し、前記第2のアドレス変換手段は共用のアドレス変換バッファを有していることを特徴とする請求の範囲22記載のデータ処理装置。25 (追加)前記外部デバイスは、PCMCIAインタフェースを有するデバイスであり、

前記外部デバイス制御情報とは、前記外部デバイスのアクセスタイミング、メモリ属性或いはバス幅の内の少なくとも1つを規定する情報であることを特徴とする請求の範囲22万至24記載のデータ処理装置。26(追加)第1のアドレスを出力するCPUと、

20 前記第1のアドレスを入力して前記第1のアドレスを第2のアドレス へと変換して、前記第2のアドレスを出力するアドレス変換手段と、

前記第2のアドレスを入力して前記第2のアドレスを外部デバイスに 出力するアドレス出力手段とを有するデータ処理装置であって、

前記アドレス変換手段は、前記外部デバイスを制御するための外部デ 25 バイス制御情報を前記第1のアドレス或いは前記第2のアドレスの少な くともどちらか一方に対応付けて記憶させており、前記外部デバイス制

1

御情報を前記アドレス出力手段に出力することを特徴とするデータ処理 装置。

- 27. (追加)前記外部デバイスは、PCMCIAインタフェースを有するデバイスであり、前記外部デバイス制御情報は、前記外部デバイスのアクセスタイミング、メモリ属性或いはバス幅の内の少なくとも1つを規定する情報であることを特徴とする請求の範囲26記載のデータ処理装置。28. (追加)前記アドレス出力手段は、タイミングコントロール制御回路とバス幅及びメモリ属性判定手段とを有することを特徴とする請求の範囲27記載のデータ処理装置。
- 10 29. (追加) 前記 CPU と、前記アドレス変換手段と、前記アドレス出力手段と、前記外部デバイスのうち PCMCIA インタフェースとが同一の半導体基板上に形成されていることを特徴とする請求の範囲 27又は28 記載のデータ処理装置。
- 30. (追加) 前記アドレス出力手段から出力される前記第2のアドレコは、キャッシュメモリとバスを介して前記アドレス出力手段に入力されることを特徴とする請求の範囲26万至29記載のデータ処理装置。31. (追加) 前記第1のアドレスには、アドレス以外の制御情報が含まれていないことを特徴とする請求の範囲26万至30記載のデータ処理装置
- 20 32. (追加) 第1のアドレスを出力する CPU と、

5

25

前記第1のアドレスを入力して前記第1のアドレスを第2のアドレス へと変換して、前記第2のアドレスを出力するアドレス変換手段と、

前記第2のアドレスを入力して前記第1のアドレスを前記第2のアドレスを PCMCIA インタフェースを有する外部デバイスに出力する外部バス制御手段とを有するデータ処理装置であって、

前記アドレス変換手段は、前記外部デバイスを制御するための外部デ

バイス制御情報を前記第1のアドレス或いは前記第2のアドレスの少なくともどちらか一方に対応つけて記憶させており、前記第1のアドレスが前記アドレス変換手段へ入力された際、前記第1のアドレス或いは前記第1のアドレスを基に変換された前記第2のアドレスに基づき、前記外部デバイス制御情報を前記外部バス制御手段へと出力することを特徴とするデータ処理装置。

33. (追加)前記外部デバイス制御情報は、前記外部デバイスのアクセスタイミング、メモリ属性或いはバス幅の内の少なくとも1つを規定する情報であることを特徴とする請求の範囲32記載のデータ処理装置。

10 34. (追加) CPU から出力される第1のアドレスと、

前記第1のアドレスを第2のアドレスへと変換するアドレス変換手段 と、

第1の外部デバイスと第2の外部デバイスとにアドレスを出力する アドレス出力手段とを有するデータ処理システムであって、

15 前記アドレス出力手段を介して前記第1の外部デバイスに前記第1 のアドレスを出力する際は、前記アドレス変換手段は前記第1のアドレスに対応付けて記憶されている第1の外部デバイス制御情報を前記アドレス出力手段に出力し、

前記アドレス出力手段を介して前記第2の外部デバイスに前記第2 20 のアドレスを出力する際は、前記アドレス変換手段は前記第1のアドレス或いは前記第2のアドレスに対応付けて記憶されている第2の外部デバイス制御情報を前記アドレス出力手段に出力することを特徴とする前記データ処理システム。

3 5. (追加) 前記第2の外部デバイスは、PCMCIAインタフェースを 25 有するデバイスでることを特徴とする請求の範囲34記載のデータ処理 システム。

- 36. (追加)前記第2の外部デバイス制御情報は、前記デバイスのアクセスタイミング、メモリ属性及びバス幅の少なくとも1つを規定する情報を含むことを特徴とする請求の範囲35記載のデータ処理システム。37. (追加)前記アドレス変換手段は前記第2のアドレスを出力し、
- が記第2のアドレスは、キャッシュメモリとバスとを経由して前記アドレス出力手段へと入力されることを特徴とする請求の範囲34乃至36記載のデータ処理システム。
- 38. (追加)前記第2の外部デバイスはメモリ又はモデムを有し、前記メモリ又は前記モデムは前記第2の外部デバイス制御情報によって制10 御される前記 PCMCIA インタフェースによって制御されることを特徴とする請求の範囲34万至37記載のデータ処理システム。
- 39. (追加)前記 CPU、前記アドレス変換手段、前記アドレス出力手 段及び前記第2の外部デバイスの内の PCMCIA インタフェース部分が同 一の半導体基板上に形成されていることを特徴とする請求の範囲34乃 15 至38の何れかに記載のデータ処理システム。

Translation

PATENT COOPERATION TREATY

PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

5000

(PCT Article 36 and Rule 70)

			91/20/8/
Applicant's or agent's file reference 319703334971	FOR FURTHER ACTION		ionofTransmittalofInternational Preliminary Report (Form PCT/IPEA/416)
International application No. PCT/JP98/05002	International filing date (day/n 06 November 1998 (0	• •	Priority date (day/month/year) 06 November 1997 (06.11.97)
International Patent Classification (IPC) or no G06F 12/10, G06K 17/00, G06F			
Applicant	HITACHI, LTI).	
and is transmitted to the applicant ac 2. This REPORT consists of a total of This report is also accompanies amended and are the basis for 70.16 and Section 607 of the A These annexes consist of a tot 3. This report contains indications relat I Basis of the report II Priority III Non-establishment of IV Lack of unity of inverting to the contains and explanations and explanations and explanations. VI Certain documents city Certain defects in the	3 sheets, including the day ANNEXES, i.e., sheets of this report and/or sheets contain Administrative Instructions under all of	f the description of the description of the PCT). The inventive step of the novelty, inventive step of the novelty, inventive step of the novelty.	on, claims and/or drawings which have been tions made before this Authority (see Rule
Date of submission of the demand	Date of	completion of	this report
06 January 1999 (06.01			ctober 1999 (25.10.1999)
Name and mailing address of the IPEA/JP	Authori	zed officer	
Facsimile No.	Telepho	one No.	

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/JP98/05002

I.	Basis	of the re	port				
1.	1. With regard to the elements of the international application:*						
		the inte	mational application as originally filed				
	\boxtimes	the desc	cription:				
		pages	1-14 , as originally filed				
		pages	, filed with the demand				
		pages	, filed with the letter of				
	\boxtimes	the clair	ns:				
		pages	1-17 , as originally filed				
		pages	, as amended (together with any statement under Article 19				
		pages	, filed with the demand				
		pages .	18-39 , filed with the letter of18 June 1999 (18.06.1999)				
	\boxtimes	the drav	vings:				
		pages .	1-7 , as originally filed				
		pages .	, filed with the demand				
		pages .	, filed with the letter of				
		he sequei	nce listing part of the description:				
		pages	, as originally filed				
		pages	, filed with the demand				
		pages _	, filed with the letter of				
2.	the ir	nternation e element the lang the lang the lang	the language, all the elements marked above were available or furnished to this Authority in the language in which all application was filed, unless otherwise indicated under this item. s were available or furnished to this Authority in the following language which is: guage of a translation furnished for the purposes of international search (under Rule 23.1(b)). guage of publication of the international application (under Rule 48.3(b)). guage of the translation furnished for the purposes of international preliminary examination (under Rule 55.2 and/				
3.	With prelii	minary ex	to any nucleotide and/or amino acid sequence disclosed in the international application, the international amination was carried out on the basis of the sequence listing: ed in the international application in written form.				
	\square	filed tog	gether with the international application in computer readable form.				
			ed subsequently to this Authority in written form.				
	\mathbb{H}		ed subsequently to this Authority in computer readable form.				
			tement that the subsequently furnished written sequence listing does not go beyond the disclosure in the ional application as filed has been furnished.				
	Ш	The sta	tement that the information recorded in computer readable form is identical to the written sequence listing has mished.				
4.		The amo	endments have resulted in the cancellation of:				
		t	he description, pages				
		t	he claims, Nos.				
		☐ t	he drawings, sheets/fig				
5.		This repo	ort has been established as if (some of) the amendments had not been made, since they have been considered to go he disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**				
	in thi	cement si s report 0.17).	neets which have been furnished to the receiving Office in response to an invitation under Article 14 are referred to as "originally filed" and are not annexed to this report since they do not contain amendments (Rule 70.16				
**.	Any r	eplaceme	nt sheet containing such amendments must be referred to under item 1 and annexed to this report.				

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No. PCT/JP 98/05022

V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement

. Statement			
Novelty (N)	Claims	1-39	YES
	Claims		_ NO
Inventive step (IS)	Claims	7-12, 18-21, 34-39	YES
	Claims	1-6, 13-17, 22-33	NO
Industrial applicability (IA)	Claims	1-39	YES
	Claims		NO

2. Citations and explanations

Concerning Claims 1, 5, 6, 22 to 24, 26, 30 and 31

Claims 1, 5, 6, 22 to 24, 26, 30 and 31 do not involve
an inventive step in light of Document 1 (JP; 61-253559, A

(NEC Corp.), November 11, 1986 (11.11.86)) and Document 2

(JP, 5-67000, A (NEC IC Mikonsystem K.K.), March 19, 1993

(19.03.93)) cited in the international search report. Both
Documents 1 and 2 disclose the method wherein information

stipulating the access timing of an external device is
stored in a TLB entry and access to the external device is
controlled based on said information.

Concerning Claims 2 to 4, 13 to 17, 25, 27 to 29, 32 and 33

Claims 2 to 4, 13 to 17, 25, 27 to 29, 32 and 33 do not involve an inventive step in light of Documents 1, 2 and Document 3 (JP, 8-95943, A (Hitachi, Ltd.), April 12, 1996 (12.04.96)) cited in the international search report.

Document 3 discloses a known method wherein address space is divided, devices having a PCMCIA interface are allotted to the divided address space, and the access timing and bus width are set for each of the divided address spaces. It would be easy for a person skilled in the art to apply the known method disclosed in Document 3 to the methods for controlling access to external devices disclosed in

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No. PCT/JP 98/05022

Documents 1 and 2.

Concerning Claims 7 to 12 and 34 to 39

The feature of selecting the information for controlling external devices for output according to whether or not the first address would be converted to the second address by the conversion means is not disclosed in any of the documents cited in the international search report.

Claims 18 to 21

The feature of providing a resistor to store the second external device control information separate from the address conversion buffer for storing the first external device control information and of selecting and outputting either the first external device control information or the second external device control information is not disclosed in any of the documents cited in the international search report.